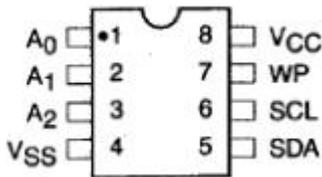


AT24C 系列芯片模块技术文档

一、 产品特性

- 1、于 400KHZ 的 I2C 总线兼容。
- 2、1.8 到 6V 工作电压。
- 3、低功耗 CMOS 技术。
- 4、写保护功能：当 WP 位高电平状态是进入写保护状态。
- 5、页写缓冲器。
- 6、自定时擦写周期，1000000 编程/擦除周期，可保存数据 100 年。
- 7、8 脚 DIP、SOIC 或 TSSOP 封装。
- 8、温度范围：商业级、工业级、汽车级。

二、 管脚描述



管脚名称	功能
A0、A1、A2	器件地址选择
SDA	串行数据地址
SCL	串行时钟
WP	写保护
VCC	+ 1.8 - 6 V 电压输入
VSS	地



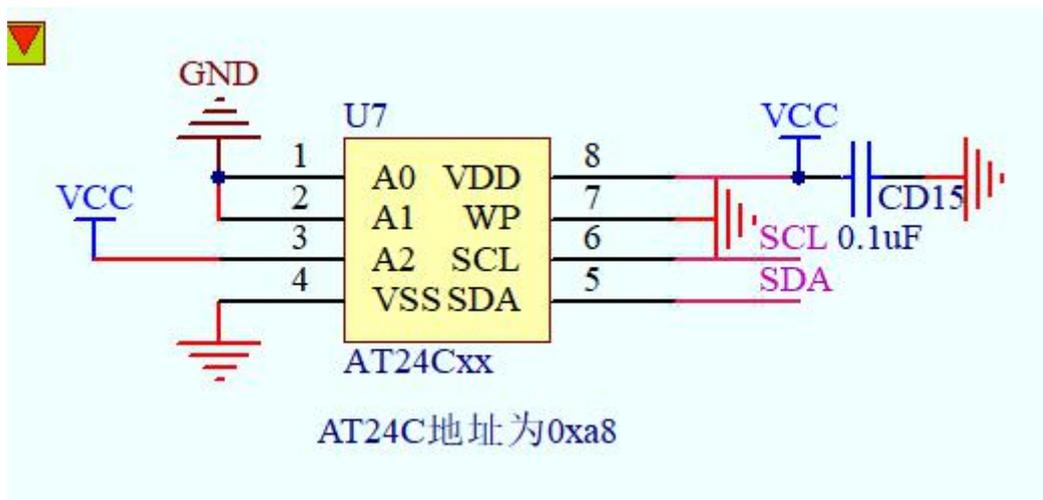
资料: <https://wenku.baidu.com/view/689b94d049649b6648d7471b.html>

三、硬件调试

(1) 硬件实物图:



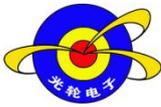
(2) 原理图:



(3) 管脚链接表: 详见所收到 AD 工程中 Device Tor Memory 中的 AT24C 原理图。

四、开发过程中应注意的问题

AT24CXX 原理图适用于 AT24C01、AT24C02、AT24C04、AT24C08、AT24C016、AT24C032、AT24C064, AT24CXX 的程序同样适用于上述器件, 仅需要改个别参数, 不通的设备可以共用一个 I2C 总线。



五、软件调试

本案例基于光轮电子公司 TreeOS 架构运行，具体软件工程还请关注光轮电子公司 TreeOS 驱动库文件。

